

概説

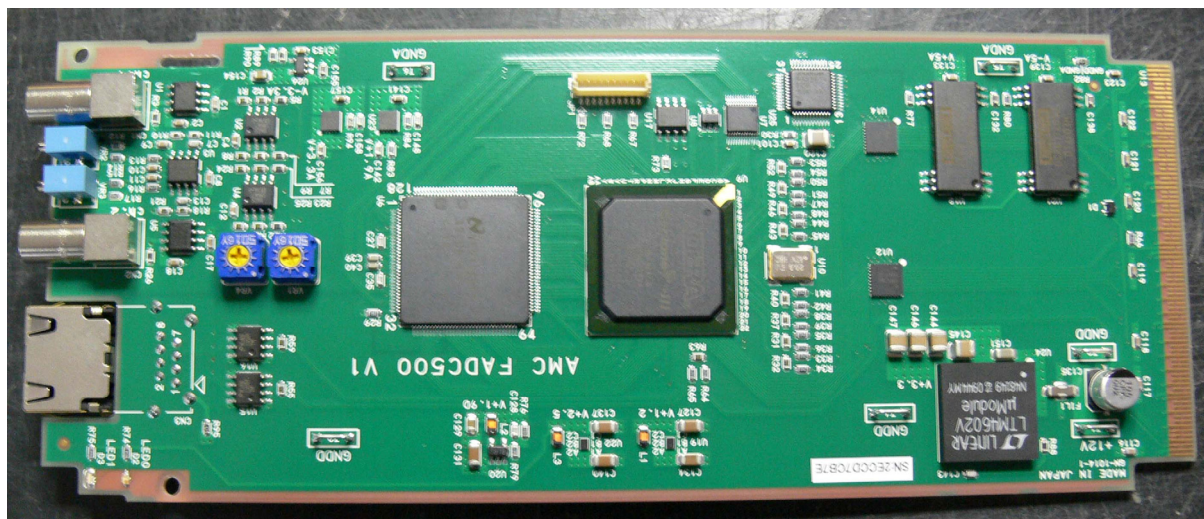
原子核、物理学実験用に開発されました 500MHz フラッシュADC 機能検証用 専用基板です。さまざまな テスト機能を持ち合わせ PCIMG®AMC.0 R2.0規格に対してインターフェイス機能があります。装着ADCは2チャンネル使用時は500MHz、1チャンネル使用時は1GHzのサンプリングレートとなります。

フロントエンド部のアナログ入力部は 増幅率、オフセット電圧調整可能です

フロントパネルRJ-45コネクタにより2Tx/2RxのLVDS I/O

バックプレーンに8Tx/8RxのLVDS I/Oの機能を配置可能な基板になっております

部品実装済み基板です。



仕様

配線基板素材：FR4 材

層数：4層プリント配線基板

基板面処理：特殊金メッキ処理済み (NI+AU)

板厚：1.6mm

サイズ：180x75 mm