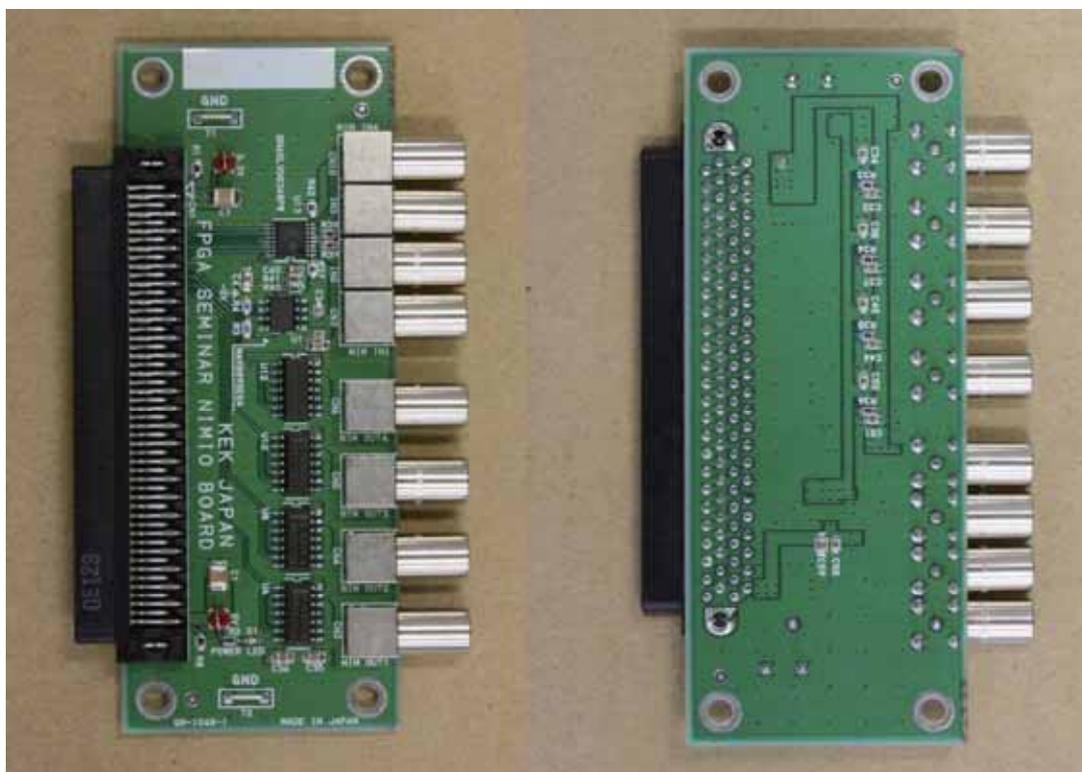

GN-1048-1 FPGA SEMINAR NIM IO BOARD

FPGA 講習用 ニム IO 基板

概説

この基板は、FPGA トレーニングコースでの半田付け実習を目的として 高エネルギー加速器研究機構 で開発された基板です。ザイリンクス社 スパルタン3A スターターキットまたは、SiTCP(SOY) 基板に装着可能で NIM 入出力機能を備えております。サブボードのため NIM to LVTTTL, LVTTTL to NIM 変換機能 のみ備えております。



特徴

組み立てキットのため 実装はされておられません

写真は オプションのコネクターも装着した商品写真です

LEMO型コネクター：NIM 4入力4出力 **レモ型コネクターは2個つき**

電源はザイリンクス社 スパルタン3A スターターキットまたは、SiTCP(SOY) 基板より供給されます。

使用電源： +5V,+3.3V

入出力周波数特性： 入力100MHz以下 出力50MHz以下

基板 接続用 SiTCP 100ピンコネクタ

ヒロセ社製 FX2-100S-1.27DSL

