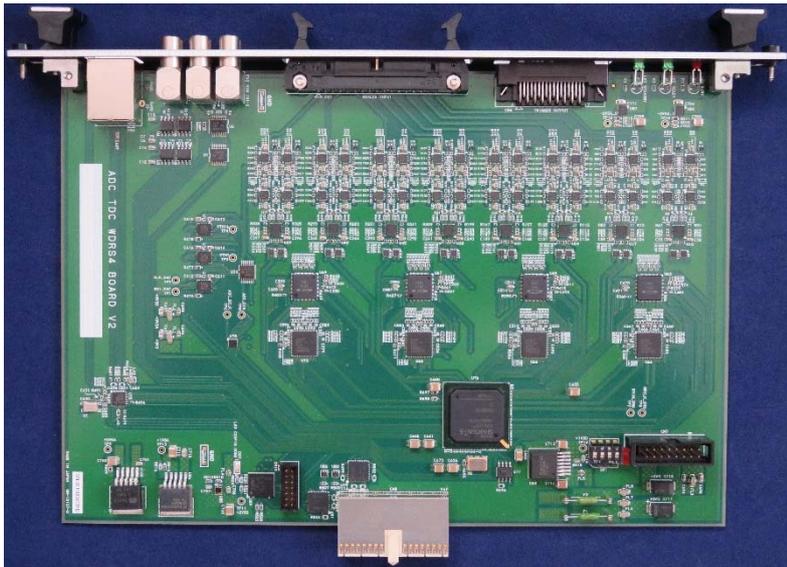


GN-12107-2 DRS ADC HRTDC Module

DRS ADC HRTDC モジュール

概説

本機は KEK-VME 準拠の 6U1 ユニット幅のモジュール用プリント配線基板です。回路上に高速 SCA の DRS4 を有し 2 マイクロ秒までの波形情報を記録することで、アナログディレイケーブルの必要ない ADC を実現します。また、ディスクリミネータを内蔵し LVDS 規格での信号の出力と、FPGA 内部での HRTDC の機能を持ちます。本機は J0 のみの実装となり VME バスを介した通信機能は持ちません。データの送受信はネットワークを介して行います。



仕様

1形状

VME 6U 1 ユニット相当
バックプレーンバス: J0 のみ (J1, J2 は未実装です)

2フロントパネル部

LED: 緑 2 つ、赤 1 つ
アナログ入力: 16ch
ディスクリミネータ出力: 16ch
NIM 入力: 4ch
NIM 出力: 2ch
ネットワーク: RJ45 1 個

3入力・出力

アナログ入力: 0 → -2.5 V までのアナログ信号、HIROSE HIF3BA-34PA-2.54DS
ディスクリミネータ出力: LVDS 規格、KEL 8831E-036-170L-F
NIM I/O: NIM レベル、LEMO コネクタ

4ネットワーク

Fast Ethernet 100BASE-T (IEEE802.3u)

5電源 ±3.3 V 系

6. 基板 10 層 FR-4 材 1.6mm 厚

7. モジュールのクレートへの 挿入はコネクタピンに注意してください