## GN-1307-1 SFY12-1 XRPIX2b Sub Board V1

SFY12-1 XRPIX2 b サブ 基板 V1

(2014/3/10)

## 概説

この FY12-1 XRPIX2b Sub Board V1 基板は ASIC (**application specific integrated circuit**) の開発用プリント配線基板です。

FY12-1 XRPIX2b ASIC CHIP 評価専用品として開発された基板です。

このボードは、SEABAS 計測用基板類(注\*1)ボードに装着する基板で、FY12-1 XRPIX2b チップの試験用のものですので チップパッケージは PGA177 ピン、15x15 のソケット(山ー NP89-22508)に装着出来るものを ご用意して下さい。



## 仕様

製品サイズ:  $60 \times 170 \times 25 \, \text{mm}$  重量:  $110 \, \text{g}$  基板: T=1.6 FR-4 材 4 層電圧供給可変抵抗 8 個、各種外部供給ソケット  $\phi \, 2 \, \text{ピンソケット} \, 15 \, \text{個付}$ 

(注\*1) 装着計測用ベース基板(下記基板専用です)







GN-11108-1